

A nagy pontosságú soros ellenállásokból felépített osztó biztosítja a jó linearitást és szükségtelessé teszi a kalibrációt.

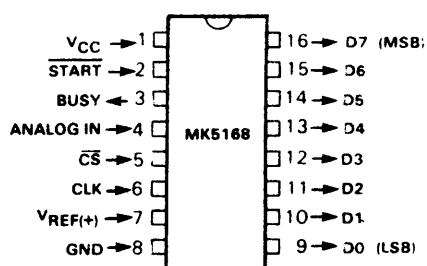
Minden digitális bemenet CMOS kompatibilis.

A három állapotú kimenetek /D0-D7/ alkalmasak 56 pF terhelésű busz meghajtására is/, a jelek 250 ns-os késleltetéssel állnak be a harmadik állapotból valamelyik logikai szintre a  $\overline{CS}$ -hez viszonyítva/.

Az A/D átalakítást a  $\overline{START}$  jel indítja és a befejezést a BUSY kimenet nulla állapota jelzi.

Folyamatos átalakítás úgy alakítható ki, hogy a  $\overline{START}$  és a BUSY kivezetéseket összekötjük. A CLK bemenetre külső órajel kapcsolható, vagy a bemenetet a GND-re kötve engedélyezi a belső oszcillátor működését.

#### PIN CONNECTIONS



1. ábra: Lábelrendezés

A CMOS technológiával készült kis fogyasztású áramkörnek nagy pontossága, jó stabilitása és kis hőmérséklet függése lehetővé teszi, hogy széleskörűen alkalmazható legyen az ipar minden területén.